



عبدالكريم عبدالله الزيتوني
الوظيفة: أستاذ مشارك

المعلومات الشخصية
الجنسية | تونسي

تاريخ الميلاد | 1970/10/06

القسم | الفيزياء

البريد الجامعي الرسمي | azitouni@iau.edu.sa

الهاتف الخاص بالمكتب | CISCO 38558

المهارات اللغوية

اللغة	قراءة	كتابة	تحدث
العربية	✓	✓	✓
الانجليزية	✓	✓	✓
فرنسية	✓	✓	✓

المؤهلات العلمية والشهادات (بدء من الأحدث)

التاريخ	الشهادة الأكاديمية	مكان الصدور	العنوان
ديسمبر 2009	التأهيل الجامعي	كلية العلوم بالمنستير - تونس	جامعة المنستير ص.ب 5000 تونس
جويلية 2001	الدكتوراه	كلية العلوم بالمنستير - تونس	جامعة المنستير ص.ب 5000 تونس
جويلية 1996	الماجستير	كلية العلوم بالمنستير - تونس	جامعة المنستير ص.ب 5000 تونس
جوان 1994	البكالوريوس	كلية العلوم بالمنستير - تونس	جامعة المنستير ص.ب 5000 تونس

عنوان بحث كل من الدكتوراه والماجستير والزمالة

الدكتوراه	تركيب وتحليل الاتصالات في الأنظمة الإلكترونية الموزعة
الماجستير	دراسة وتصميم ومحاكاة دوائر الاتصالات
الزمالة	--

السجل المهني (بدء من الأحدث)

رتبة الوظيفة	مكان وعنوان جهة العمل	التاريخ
أستاذ	كلية العلوم بالمنستير - جامعة المنستير - تونس	2015
أستاذ مشارك	كلية التربية بالجبيل - جامعة الدمام	2012
أستاذ مشارك	كلية العلوم بالمنستير - جامعة المنستير - تونس	2009
أستاذ مساعد	كلية العلوم بالمنستير - جامعة المنستير - تونس	2001
محاضر	كلية العلوم بالمنستير - جامعة المنستير - تونس	1999



الإنجازات العلمية

الأبحاث العلمية المنشورة
(بالتسلسل الزمني بدءاً من الأحدث)

#	جهة النشر وتاريخ النشر	عنوان البحث	أسماء الباحثين
1		R. Dalbouchi, C. Trabelsi, M. Elhaji, A. Zitouni, " A Model-Driven platform for dynamic partially reconfigurable architectures: a case study of a watermarking system", Micromachines Journal, 2023, 14(2), 481.	
2		A. Zitouni, N. Jarray, M. Elhaji, "Case Study of Vision Systems: Optimized Compression Architecture for Wireless Endorobot ", Book Chapter (Chapter 12), Endorobotics, Design R&D and Future Trends, ISBN: 978-0-12-821750-4.00012-8, 2022, pp. 275–293.	
3		A. Zitouni, B. Chemli, "Asynchronous Dynamic Arbiter for Network on Chip", International Journal of Computer Applications in Technology, Vol. 67, no. 4, 2021, pp. 370–382.	
4		R. Dalbouchi, S. Dhahri, M. Elhaji, A. Zitouni, "New Hardware Static and Reconfigurable Architectures for Video Watermarking System", International Journal of Circuits, Systems, and Computers, 2020, Vol. 29, No. 8, (31 pages).	
5		S. Dhahri, A. Zitouni, "Low power adaptive Motion Estimator for real time applications H.264/AVC Codec", International Journal of Materials and Electronic Devices, Vol. 1, 2019, pp. 7-11.	
6		N. Jarray, M. Elhaji and A. Zitouni, "Eifficient Hardware Architecture of DCT Cordic based Loeffler Compression Algorithm for Wireless Endoscopic Capsule", De Gruyter Oldenbourg, ASSD – Advances in Systems, Signals and Devices, Vol. 8, 2018, pp. 23–36.	
7		Bouraoui Chemli, and Abdelkrim Zitouni. "Low Cost Network on Chip Router Design for Torus Topology." International Journal of Computer Science and Network Security, VOL.17 No.5, 2017.	
8		Bouraoui Chemli, Abdelkrim Zitouni, Alexandre Coelho and Raoul Velazco. "Design of efficient pipelined router architecture for 3D Network on Chip." International Journal of Advanced Computer Science and Applications, Vol.8 No.7, 2017.	
9		Asma, ben Hamida., Salah Dhari & Abdelkrim Zitouni, (2017). Real-Time H. 264/AVC Entropy Encoder Hardware Architecture in Baseline Profile. INTERNATIONAL JOURNAL OF ADVANCED COMPUTER SCIENCE AND APPLICATIONS, 8(3), 281-289.	
10		Asma ben Hamida., Nedra Jarray & Abdelkrim Zitouni, (2017). Low-Power Hardware Design of Binary Arithmetic Encoder in H. 264. INTERNATIONAL JOURNAL OF ADVANCED COMPUTER SCIENCE AND APPLICATIONS, 8(7), 412-416	
11		Nedra Jarray, Asma ben Hamida, Elhajji, M., & Zitouni, A. (2017). High quality and Efficient Image Compression used for Wireless Capsule Endoscopy. IJCSNS, 17(7), 106.	
12		N. Jarray, M. Elhaji and A. Zitouni, " An optimized DCT compressor based on Cordic-Loeffler approach for Wireless Endoscopic Capsule.", published by JAAS, The International Journal of Advanced and Applied Sciences, 2017, pp:1-8.	
13		A. Zitouni, A. Almimouni, M. Elhajji, "Low power design of wireless endoscopy compression communication architecture", International Journal: Electrical Systems and Information Technology, Elsevier, Vol. 4, No. 1, 2017.	
14		N. Abid and A. Zitouni, "TLM Platform Based on SystemC for Hybrid MSR Topology", International journal of science and Issue (IJCSI), Vol. 13, No. 5, 2016.	



N. Abid, B.ATTIA, and A. Zitouni, "HMSR: A Hybrid Network-on-Chip Topology Synthesis Based on Star-Ring-Mesh at System Level", International Journal of Computer Science and Information Security (IJCSIS), Vol. 14 No. 8, 2016.	15
B. Chemli and A. Zitouni, "A Turn Model Based Router Design for 3D Network on Chip", World Applied Sciences Journal, Vol. 32, N. 8, pp. 1499-1505, 2014.	16
M. Elhaji, A. Zitouni, S. Meftali, J.L. Dekeyser and R. Tourki, «A low power oriented architecture for H.264 variable block size motion estimation based on resource sharing scheme», Integration, the VLSI Journal, Elsevier, 2012.	17
B. Attia, A. Zitouni, W. Chouchenn, K. Torki and R.Tourki, «A modular network interface design and synthesis outlook», International Journal of Computer Science (IJCSI), Vol. 9, No 2, pp. 470-482, 2012.	18
B. Attia, A. Zitouni and Rached Tourki, «A new approach for network interface sharing with area and power optimizations», International Journal of Programmable Devices Circuit and Systems (PDCS), Vol. 12, No. 1, 2012.	19
S. Dhahri, A. Zitouni and K. Torki, «A stoppable clock based four step search block-matching motion estimation architecture», Journal of Computer Technology and Application (CTA), Vol. 2, No.7, pp. 570-574, 2011.	20
B. Attia, A. Zitouni, K. Torki and R.Tourki, «A low latency and power ASIC design of modular network interfaces for network on chip», International Journal of Computer Sciences and Engineering Systems (IJCSES), Vol.5, No.4, 2011.	21
M. Elhaji, A. Zitouni, R. Tourki, «A low power ASIC design of a FSBM motion estimator for H.264AVC», International Journal of Programmable Devices Circuit and Systems (PDCS), Vol. 9, No. 1, pp. 53-58, 2009.	22
B. Attia, W. Chouchenn, A. Zitouni and R.Tourki, «A Stoppable clock based Approach for low power network interface design in a network on chip», International Journal of Computer Science (IJCSI), Vol. 10, No 2, pp. 70-79, 2013.	23
M. Elhaji, P. Boulet, A. Zitouni, S. Meftali, J.L. Dekeyser and R. Tourki, «System level modeling methodology of NoC design from UML-MARTE to VHDL», International Journal of Design Automation for Embedded Systems, Springer, 2012.	24
S. Dhahri, L. Kabbai, A. Zitouni, K. Torki and Rached, «A low power VLSI ASIC design of a GS motion estimator», International Journal of Computer Sciences and Engineering Systems (IJCSES), Vol. 6, No. 2, 2012.	25
A. Zitouni, M. Abid, K. Torki, R. Tourki, «Communication synthesis techniques for multiprocessor systems», International Journal of Electronics, Vol. 89, No. 1, pp. 55-76, 2002.	26
A. Zitouni, S. Badrouchi, R. Tourki, «Communication architecture synthesis for multi-bus SoC», Journal of Computer Science, 2(1), pp. 63-71, 2006.	27
A. Zitouni, M. Zid, M. Kerkeni, S. Badrouchi, and R. Tourki, «A new generic GALS router with multiple QoS for NoC», International Journal of Soft Computing, 2(1), pp. 249-256, 2007.	28
A. Zitouni, M. Zid, S. Badrouchi, and R. Tourki, «A generic and extensible spidergon NoC», International Journal of Electronics, Circuits and Systems, Vol. 1, No. 3, pp. 197-202, 2007.	29
A. Zitouni, R. Tourki, «Arbiter synthesis approach for SoC multiprocessor systems», Computers and Electrical Engineering Journal (C&EE), Vol. 34, pp. 63-77, 2008.	30



A. Zitouni, R. Tourki, «Race-free state assignment technique for asynchronous circuits», International Journal of Electrical and Power Engineering 2(3), pp. 134-146, 2008.	31
M. Zid, A. Zitouni, A. Beganne, R. Tourki, «Nouvelles architectures génériques de NoC», Journal International, Techniques et Sciences Informatiques (TSI), Vol. 28, No. 1, pp. 101-133, 2009.	32
S. Dhahri, A. Zitouni, H. Chaouch, R. Tourki «Adaptive motion estimator based on variable block size scheme», International Journal of Computers, Systems and Signals, (IJCSS), Vol. 9, No. 9, 2009.	33
M. Hajji, A. Zitouni, S. Dhahri, R. Tourki, «A stoppable clock based full search motion estimator design», International Journal of Computer Sciences and Engineering Systems (IJCSES), Vol. 2, No. 4, pp. 275-280, 2008.	34
S. Badrouchi, A. Zitouni, K. Torki, R. Tourki, «Asynchronous NoC router design», Journal of Computer Science 1(3), pp. 429-436, 2005.	35
A. Zitouni, C. Souani, M. Abid, K. Torki, R. Tourki, «Approche de synthèse de communication pour les systèmes distribués», Journal, TECHNIQUE ET SCIENCE INFORMATIQUES (TSI), Vol. 19, No. 4, pp. 515-547, 2000.	36
A. Zitouni, M. Abid, R. Tourki, «Design of an asynchronous VME bus controller for heterogenous systems», Journal, DEDICATED SYSTEMS, 3rd quarter (Q3: 1375-6753), 2000.	37
كتب منشورة	
ISBN:978-9973-37-403-5 2007 – كتاب منشور من طرف المركز القومي للنشر البيداغوجي بتونس – Communication controllers for embedded systems	1
كتاب منشور / Information theory and coding - Generis Publishing House ISBN: 9789975153591 - 2020	2

الأبحاث العلمية المقبولة للنشر

#	أسماء الباحثين	عنوان البحث	المجلة	تاريخ القبول

الأبحاث العلمية المقدمة لتحكيم المؤتمرات العلمية المتخصصة

#	المؤتمر وتاريخ النشر	عنوان البحث	أسماء الباحثين
1	30 th International Conference on Microelectronics (ICM2018), December, Tunisia, IEEE 2018.	"A low-cost Exp_Golomb hardware architecture for H.264/AVC entropy coder"	A. Ben Hamida, S. Dhahri and A. Zitouni,
2	15th International Multi-Conference on Systems, Signals & Devices (SSD), Tunisia, IEEE 2018.	"Efficient Hybrid DWT-DCT Architecture For Wireless Capsule Endoscopy"	N. Jarray, M. Elhaji and A. Zitouni,



R. Dalbouchi, M. Elhaji, A. Zitouni, "A design platform for reconfigurable architecture and its application to watermarking system", 15th International Multi-Conference on Systems, Signals & Devices (SSD), Tunisia, IEEE 2018.	3
I. Derbali, S. Dhahri, R. Dalbouchi, and A. Zitouni, "Software implementation of a hybrid method for copyright protection and video authentication 19 th ", Annual International Symposium on Stabilization, Safety, and Security of Distributed Systems, Hammamet, Tunisia, 2018.	4
B. Chemli and A. Zitouni, "Architecture and Performances comparison of Network on Chip router for Hierarchical Mesh Topology", The International Conference on Engineering & MIS (ICEMIS) 2017, Tunisia, IEEE 2017.	5
R. Dalbouchi, S. Dhahri, M. Elhaji, A. Zitouni, "Software/Hardware implementations of a video watermarking scheme based on motion vectors", The International Conference on Engineering & MIS (ICEMIS) 2017, Tunisia, IEEE 2017.	6
B. Chemli and A. Zitouni, "Design and Evaluation of Optimized router pipeline stages for Network on Chip" accepted in the IEEE 16th International Image Processing Applications and Systems Conference, November 2016, in Tunisia.	7
B. Chemli and A. Zitouni, "Design of a Networkon Chip router based on turn model", 16th international conference on Sciences and Techniques of Automatic control & computer engineering – STA'2015, pp. 85-88, December 2015, in Tunisia.	8
A. Ben Hmida, S. Dhahri, A. Zitouni, "A Hardware Architecture Binarizer Design for the H.264/ AVC CABAC Entropy Coding", International Conference in Sciences and Electrical Technologies in Magreb (CISTEM2014), November 2014, in Tunisia.	9
N. Jarray, M. Elhaji and A. Zitouni, "Low complexity and efficient architecture of 1D-DCT based Cordic-Loeffler for Wireless Endoscopy Capsule", 12th International Multi-Conference on Systems, Signals & Devices, Mars 2015, in Tunisia.	10
S. Dhahri and A. Zitouni, «Implementation of a fast and low power 3SS algorithm for H.264 video coding», IEEE Int. Conf. on Control Decision and Information Technologies (CODIT'13), Hammamet, Tunisia, 2013.	11
M. Elhaji, A. Zitouni, P. Boulet, R. Tourki, J.L. Dekeyser and S. Meftaly, «Modeling networks-on-chip at system level with the MARTE UML profile», IEEE Int. Conf. on Design Automation and Test in Europe (DATE'2011), Grenoble, France, 2011.	12
S. Dhahri, A. Zitouni and R. Tourki, «A parallel processing architecture for FSS block-matching motion estimation», IEEE Int. Conf. on Communications, Computing and Control Applications (CCCA'11), Hammamet, Tunisia, 2011.	13
M. Elhaji, A. Zitouni, S. Meftali, J.L. Dekeyser and R. Tourki, «A low power and highly parallel implementation of the H.264 8x8 transform and quantization», IEEE Int. Conf. on Signal Processing and Information Technology (ISSPIT'10), pp. 528-531, Luxor, Egypte, 2010.	14



B. Attia, A. Zitouni and R. Tourki, «Design and implementation of network interface compatible OCP for packet based NoC», 5th IEEE Int. Conf. on Design and Technology of Integrated Systems in Nanoscale Era (DTIS'10), Hammamet Tunisia, 2010.	15
A. Ben Hmida, S. Dhahri and A. Zitouni, «A high performance architecture design of CAVLC coding suitable for real-time applications», IEEE Int. Conf. on Computer Science and Applications (ICCSA'13), Hammamet, Tunisia, 2013.	16
M. Elhaji, B. Attia, A. Zitouni, S. Meftaly, J.L. Dekeyser and R. Tourki, «FeRONoC: Flexible and extensible router implementation for diagonal mesh topology», IEEE Int. Conf. on Design and Architectures for Signal and Image Processing (DASIP'11), Finland, 2011.	17
B. Attia, W. Chouchene, A. Zitouni and R. Tourki, «Network interface sharing for SoC based NoC», 11th IEEE Int. Conf. on Communications, Computing and Control Applications (CCCA'11), Hammamet, Tunisia, 2011.	18
B. Attia, W. Chouchene, A. Zitouni, N. Abid and R. Tourki. «A modular router architecture design for network on chip». 8th IEEE Int. Multi-Conf. on Systems, Signals & Devices (SSD'11), Sousse, Tunisia, 2011.	19
W. Chouchene, B. Attia, A. Zitouni, N. Abid and R. Tourki, «A low power network interface for network on chip», 8th IEEE Int. Multi-Conf. on Systems, Signals & Devices (SSD'11), Sousse, Tunisia, 2011.	20
W. Chouchene, B. Attia, A. Zitouni, N. Abid and R. Tourki, «A low latency router architecture for QoS network on chip», 6th IEEE Int. Conf. on Sciences of Electronic, Technologies of Information and Telecommunications (SETIT'11), Hammamet, Tunisia, 2011.	21
B. Attia, W. Chouchene, A. Zitouni, N. Abid and R. Tourki, «Design and implementation of low latency network interface for network on chip». 5th IEEE Int. Conf. on Design and Test Workshop (IDT'10), pp. 37-42, Abu Dahbi, UAE, 2010.	22
H. Chaouch, S. Dhahri, A. Zitouni and R. Tourki, «Low power architecture of motion estimation and efficient intra prediction based on Hardware design for H.264», IEEE Int. Conf. on Design & Technology of Integrated Systems in Nanoscale Era (DTIS'10), Hammamet, Tunisia, 2010.	23
L. Kabbai, S. Dhahri, A. Zitouni and R. Tourki, «A low power oriented gradient search motion estimator for the H264AVC coder», 6th Int. Conf. on Electrical Systems and Automatic Control (JTEA'10), Hammamet, Tunisia, 2010.	24
N. Jarray, S. Dhahri, M. Elhaji and A. Zitouni, «A high level hardware architecture binarizer for H.264/AVC CABAC encoder», IEEE Int. Conf. on Control, Engineering & Information Technology (CEIT'13), Sousse, Tunisia, 2013.	25
W. Chouchene, B. Attia, N. Abid, A. Zitouni and R. Tourki, «A quality of service network on chip based on a new priority arbitration mechanism», 23th IEEE Int. Conf. on Microelectronics (ICM'11), Hammamet, Tunisia, 2011.	26



N. Abid, W. Chouchene, B. Attia, A. Zitouni and R. Tourki, «Design and performance evaluation of on chip network with transaction level modeling», 23th IEEE Int. Conf. On Microelectronics (ICM'11), Hammamet, Tunisia, 2011.	27
B. Attia, W. Chouchene, N. Abid, A. Zitouni, K. Torki and R. Tourki, «A new pipelined network interface for network on chip with latency and jitter optimization», (Best paper Award) 23th IEEE Int. Conf. on Microelectronics (ICM 2011), Hammamet Tunisia, 2011.	28
M. Elhaji, P. Boulet, S. Meftali, A. Zitouni, J.L. Dekeyser and R. Tourki, «An MDE approach for modeling network on chip topologies», 5th IEEE Int. Conf. on Design & Technology of Integrated Systems in Nanoscale Era (DTIS'10), Hammamet, Tunisia, 2010.	29
A. Zitouni, M. Abid, Rached Tourki, «Interfacing incompatible protocols in SoC by using RTR of FPGAs», Second International Conference on Signals, Systems, Decision (SSD03), Sousse, Tunisie, IEEE, pp. 129-134, Mars 2003.	30
S. Badrouchi, A. Zitouni, Mohamed Abid, Rached Tourki, «Etude de l'implantation d'un adaptateur multi bus en vue d'intégration sur un SoC», 3ème Journées Scientifiques des Jeunes Chercheurs (GEI03), pp. 181-184, Mehdiya, Mars 2003.	31
K. Mejdi, A. Zitouni, R. Tourki, «Synthèse des contrôleurs de communication en vue de résoudre des conflits dans les SoC», 8ème Colloque National de Recherche en Physique, Sousse, Décembre 2005.	32
A. Zitouni, K. Mejdi, R. Tourki, «Conception d'un routeur asynchrone pour NoC» 8ème Colloque National de Recherche en Physique, Sousse, Décembre 2005.	33
O. Bouraoui, A. Zitouni, A. Mtibaâ, M. Abid, «Communication between SDF blocks for SoC interface synthesis», Second International Conference on Signals, Systems, Decision (SSD03), Sousse, Tunisie, IEEE, pp. 84-88, Mars 2003.	34
O. Bouraoui, A. Zitouni, A. Mtibaâ, M. Abid, «Verification techniques for deadlock and real time constraint violation», First Annual Northeast Workshop on Circuits and Systems, NEWCAS'03, pp. 49-52, Montreal, Canada, Juin 2003.	35
M. Zid, A. Zitouni, A. Baganne, R. Tourki, «New generic GALS NoC architectures with multiple QoS», IEEE Int. Conf. on Design & Test of Integrated Systems in Nanoscale Technology (DTIS06), Tunis, Tunisie, September 2006.	36
S. Dhahri, A. Zitouni, M. Elhaji, R. Tourki, «Adaptive motion estimator for the H264 coder», IEEE Int. Conf. on Design & Test of Int. Systems in Nanoscale Technology (DTIS08), Tozeur, Tunisie, Mars 2008.	37
S. Dhahri, M. Hajji, A. Zitouni, R. Tourki, «Conception d'un estimateur de mouvement configurable pour le codec H264», JTEA08, pp. 806-812, Hammamet, Tunisie, Mai 2008.	38
M. Hajji, S. Dhahri, A. Zitouni, R. Tourki, «Conception d'un estimateur de mouvement GALS pour le Codec H264», JTEA08, pp. 801-805, Hammamet, Tunisie, Mai 2008.	39



M. Hajji, A. Zitouni, R. Tourki, «A low power ASIC design of a FSBM motion estimator for H.264AVC», 5th Int. Conf. on Sciences of Electronic, Tech. of Inf. And Telecomm. (SETIT09), Hammamet, Tunisie, Mars 2009.	40
Dhahri, A. Zitouni, Haithem Chaouech, R. Tourki, «Adaptive motion estimator based on variable block size scheme», Proc. of World Academy of Science, Engineering and Technology, Vol. 38, pp. 394-394, February 2009.	41
A. Zitouni, M. Abid, A. Mtibaa, R. Tourki, "Conception des interfaces à partir des spécifications comportementales", Proc. of the Conf. on Modeling and Simulation of Electrical Systems (CMSES'97), Saida, Algeria, pp. 86-92, May 1997.	42
A. Zitouni, M. Abid, R. Tourki, "Round-robin arbiter generation and synthesis algorithms for system communication synthesis", Proc. of the 4th IEEE Int. Conf. on Electronics Circuits, and Systems (ICECS'97), Cairo, Egypt, pp. 888-894, December 1997.	43
A. Zitouni, M. Abid, R. Tourki, "Interface synthesis techniques for system communication design", Proc. of the 2nd IEEE Int. Conf. on Comp. Eng. In Sys. App. (CESA'98), Tunisia, pp. 460-465, April 1998.	44
A. Zitouni, M. Abid, K. Torki, C. Souani, R. Tourki, "Communication synthesis approach for distributed systems and its application during the design of a communication controller", Proc. of the 10th IEEE Int. Conf. on Microelectronics, (ICM'98), Monastir, Tunisia, pp. 249-252, December 1998.	45
A. Zitouni, M. Abid, R. Tourki, "An arbiter synthesis approach based on arbitration scheme generation/selection for HW/SW co-design", Proc. of the 5th IEEE Int. Conf. on Electronics Circuits and Systems, (ICECS'98), Lisboa, Portugal, pp. 521-526, 1998.	46
A. Zitouni, M. Abid, R. Tourki, "Arbitration synthesis approach for multiprocessor systems", Proc. of the IEEE Int. Wshop. On Signal Processing Systems (SIPS'98), Cambridge, MA, USA 1998.	47
A. Zitouni, M. Merzougui, M. Abid, R. Tourki "A toolbox-based communication synthesis environment", Proc. Smart Systems and Devices (SSD), pp. 318-322, Hammamet-Tunisie, Mars 2001.	48
A. Zitouni, M. Abid, R. Tourki, "Modélisation et synthèse d'un arbitre en vue d'une implantation sur un FPGA", (JTEA'97), Nabeul, Tunisie, pp. 128-137, November 1997.	49
A. Zitouni, M. Abid, S. Gnanna, R. Tourki, "Génération automatique des unités de communication pour les systèmes temps réel", 5th Colloque d'Informatique Industrielle (CII98), Djerba, pp. 65-71, February 1998.	50
M. Marzougui, A. Zitouni, M. Abid, R. Tourki, "Processor model for co-simulation of heterogeneous software/hardware systems", Fuzzy Logic ANNIE, ST Louis, Missouri, USA; ISBN 0-7918-0161-6, Vol. 10, pp. 977-982, November 2000.	51
A. Ben-Rabaa, A. Zitouni, M. Abid, R. Tourki, "Implementation of an acoustic echo canceller based on NLMS-recurrent neural networks structures," Proc. of the 2nd IEEE Int. Conf. on Comp. Eng. In Systems App. (CESA'98), Tunisia, pp. 525-528, April 1998.	52



A. Ben-Rabaa, A. Zitouni, M. Abid, R. Tourki, "Hardware implementation of an acoustic echo canceller based on NLMS-recurrent neural networks structures," 4th Journées Adéquation Algorithme Architecture, CEA/LET, France, pp. 83-89, January 1998.	53
A. Ben-Rabaa, A. Zitouni, M. Abid, R. Tourki, "Implementation of an acoustic echo canceller based on NLMS-neural networks structures by using the VHDL", Proc. of the IEEE Int. Conf. on Communications (ICC'98), Atlanta, GA, USA, pp. 1789-1793, June 1998.	54
C. Souani, M. Abib, A. Zitouni, M. Atri, R. Tourki, "A heterogeneous multiprocessor system with dedicated communication controller", Proc. of the 4th IEEE Int. Conf. on Electronics Circuits, and Systems (ICECS'97), Cairo, Egypte, pp. 310-314, December 1997.	55
S. Dhahri, Y. Salah, A. Zitouni, "Adaptive Motion Estimator for real time applications H.264 video encoding", International Conference on Multifunctional Materials and their Applications (2MAP-2016), May 6-8, 2016, Sousse, TUNISIA.	

المشاريع البحثية المنتهية

#	أسماء الباحثين	عنوان البحث	تاريخ البحث
1	عبدالكريم الزيتوني – مجدي الحاجي – اشواق الميموني	تصميم ضاغط منخفض الطاقة لنظام كبسولة التنظير	2015/2014

المساهمات في المؤتمرات والندوات العلمية

#	عنوان المؤتمر	المكان والتاريخ	مجال المساهمة
1	International Conference on Computational and Network Technologies	2013	تحكيم أوراق علمية
2	International Conference on design and test	2013-2012-2014	تحكيم أوراق علمية
3	The 7 th International Conference on Network and System Security	2013	تحكيم أوراق علمية
4	11 th International Conference on Microelectronics	1999 بتونس	المشاركة في التنظيم
5	6 th International Conference on Control, Decision and Information Technologies (CODIT'19)	2019	تحكيم أوراق علمية
6	Workshop on Mobile exhibition of innovation axis i-hub / National Academy	وكالة الوطنية للطاقة بالدمام	حضور



	2019	of Energy in cooperation with the company Steyholder Schneider, National Academy of Energy/Dammam 2019/01	
حضور	كلية العلوم والدراسات الانسانية بالجيبيل شهر 2019/08	ورشة خاصة بالمشروع الإجتماعي على ناصية حلم	7
حضور	كلية العلوم والدراسات الانسانية بالجيبيل شهر 2019/11	ورشة مقدمة من طرف وحدة الجودة والاعتماد الأكاديمي	8
حضور	كلية العلوم والدراسات الانسانية بالجيبيل شهر 2019/11	ورشة عمل ميدانية للتعريف بالخطة الإستراتيجية وبعض المرتكرات والبرامج التنفيذية الهامة للخطة	9
حضور	كلية العلوم والدراسات الانسانية بالجيبيل شهر 2019/01	لقاء علمي مع أعضاء ممثلي كلاريفيت انالتيكس	10
حضور	كلية العلوم والدراسات الانسانية بالجيبيل شهر 2018/10	ورشة التعلم المرئي و تطبيقاته في التعلم الجامعي	11
حضور	مركز الملك عبدالله – تحت إشراف الهيئة الملكية بالجيبيل شهر 2019/01	مؤتمر الجيبيل الثاني لإدارة الطاقة	12
حضور	كلية التربية بالجيبيل شهر 2017 /09	برنامج تطوير الكفايات الأساسية في التعليم والتعلم للأستاذ الجامعي	13
حضور	جامعة الإمام عبدالرحمن بن فيصل شهر 2018 /03	الاية البحث في قاعدة SpringerLink	14
حضور	جامعة الإمام عبدالرحمن بن فيصل شهر 2018 /02	الاية البحث في قاعدة Passport	15



حضور	جامعة الإمام عبد الرحمن بن فيصل شهر 04 / 2018	مؤتمر First Solar and Wind Energy Symposium and Exhibition	16
حضور	قسم التربية وعلم النفس - كلية التربية بالجبيل شهر 03 / 2018	الملتقى العلمي الأول بعنوان: العنف المدرسي بين الواقع والمأمول	17
حضور	جامعة الإمام عبد الرحمن أكتوبر 2016	كيفية التسجيل واستخدام مصادر المعلومات لمنسوبي جامعة الدمام عبر بوابة الجامعة	18
حضور	جامعة الإمام عبد الرحمن نوفمبر 2016	البحث في المصادر الإلكترونية IEEE	19
حضور	جامعة الإمام عبد الرحمن ديسمبر 2016	التحكيم الإلكتروني للبحوث العلمية: المهارات والمعايير العالمية	20
حضور	كلية التربية بالجبيل أكتوبر 2016	ورشة عمل بخصوص مخرجات التعلم وضمان الجودة والتقديم البرامجي لد. عبدالمجيد غالب المخلافي	21
حضور	جامعة الإمام عبد الرحمن نوفمبر 2016	ورشة عمل بخصوص البحث في القواعد الطبية	22
حضور	كلية التربية بالجبيل جانفي 2017	ورشة عمل بخصوص أليات النشر وخصائص مصدر المعرفة تومسون رويترز	23
حضور	Symposium Online 2020	1 st Regional Virtual Symposium on Physics Advances 2020	24
حضور	قسم علوم الحاسب كلية العلوم والدراسات الإنسانية جامعة الإمام عبد الرحمن بن فيصل 2020	Symposium: The First Online Arab Science Week - The Environmental Applications and Implications of Nanotechnology.	25
حضور	قسم علوم الحاسب كلية العلوم والدراسات الإنسانية جامعة الإمام عبد الرحمن بن فيصل 2020	Symposium: The First Online Arab Science Week - COVID-19: What should we learn	26
حضور	قسم علوم الحاسب كلية العلوم والدراسات الإنسانية جامعة الإمام عبد الرحمن بن فيصل 2020	Symposium: The First Online Arab Science Week - Building Smart Roadways Through Energy Harvesting Innovation.	27



	2020		
حضور	قسم علوم الحاسب كلية العلوم والدراسات الإنسانية جامعة الإمام عبد الرحمن بن فيصل 2020	Online lecture :RESEARCHER PROFILES AND NETWORKS	28
حضور	قسم علوم الحاسب كلية العلوم والدراسات الإنسانية جامعة الإمام عبد الرحمن بن فيصل 2020	Online lecture: HOW TO BECOME A PEER REVIEWER: TIPS FOR EARLY CAREER RESEARCHERS	29
حضور	قسم التربية الخاصة بكلية العلوم والدراسات الإنسانية بالجيبيل 2020	الكشف عن الانتحال العلمي	30
حضور	وحدة التعلم النشط بكلية العلوم والدراسات الإنسانية بالجيبيل 2020	استراتيجية دراسة الحالة	31
حضور	وحدة الاختبارات بكلية العلوم والدراسات الإنسانية بالجيبيل 2020	برنامج QM	32
حضور	قسم الحاسب بكلية العلوم والدراسات الإنسانية بالجيبيل 2020	استخدام One Drive	33
حضور	وحدة التعليم الإلكتروني بكلية العلوم والدراسات الإنسانية بالجيبيل 2020	المهارات الأساسية لانظمة التعليم عن بعد	34
حضور	ادارة الخطط و البرامج الدراسية بالجامعة 2020	دليل انشاء و مراجعة البرنامج الدراسي	35
حضور	كلية العلوم و الدراسات الإنسانية بالجيبيل	التعريف بالخطة الإستراتيجية وبعض المرتكزات والبرامج التنفيذية الهامة للخطة	36



	2020		
حضور	وحدة التعليم الالكتروني بكلية العلوم والدراسات الانسانية بالجيبيل 2020	المحاضرات الافتراضية	37
حضور	عمادة الاتصالات و تقنية المعلومات 2020	التوقيع الالكتروني	38
حضور	عمادة الاتصالات و تقنية المعلومات 2020	اكسل مستوى متوسط الجزء الثاني	39
حضور	عمادة الاتصالات و تقنية المعلومات 2020	الاستبيان Question Pro	40
حضور	كلية العلوم و الدراسات الانسانية بالجيبيل 2020	فن إعداد الرسائل الإدارية	41
تحكيم اوراق بحثية	كلية العلوم و الدراسات الانسانية بالجيبيل 2020	تحكيم اوراق بحثية ضمن المعسكر البحثي	42
حضور	كلية العلوم و الدراسات الانسانية بالجيبيل 2021	Isolation matrix infrared spectroscopy: A new Approach to probe Molecular structure	43
حضور	كلية العلوم و الدراسات الانسانية بالجيبيل 2021	Improvement of Bismuth Incorporation into InAs Films Grown by MOCVD for Solar Cells Applications	44
حضور	كلية العلوم و الدراسات الانسانية بالجيبيل 2021	Internet of things	45
حضور	كلية العلوم و الدراسات الانسانية بالجيبيل 2021	Performance Improvement of PV using Nanotechnology	46

العضويات واللجان المشاركة فيها

- عضو بلجنة إحتياجات بقسم الفيزياء بكلية العلوم والدراسات الإنسانية بالجيبيل
- عضو بلجنة الأجهزة بقسم الفيزياء بكلية العلوم والدراسات الإنسانية بالجيبيل
- عضو باللجنة العلمية داخل قسم الفيزياء بكلية العلوم والدراسات الإنسانية بالجيبيل
- رئيس لجنة البحث العلمي بالقسم
- مشرف معمل الإلكترونيات
- مشرف معمل فيزياء 2
- منسق مقرر إلكترونيات والكثرونيات الحاسب



- منسق مقرر فيزياء عامة 3 خطة فيزياء وخطة فيزياء والطاقة
- منسق مقرر كهرومغناطيسية خطة فيزياء وخطة فيزياء والطاقة
- عضو بالجمعية التونسية للفيزياء
- عضو بالمجلس العلمي الاستشاري الداخلي بكلية العلوم والدراسات الإنسانية بالجبيل بجامعة الإمام عبد الرحمن بن فيصل
- عضو بلجنة الخطط بالكلية
- عضو باللجنة العلمية للقسم
- الإشراف على مشاريع إلكترونيات ضمن معارض سحر الفيزياء منذ 1435
- رئيس لجنة انتداب المحاضرين في الالكترونيات والاتصالات- جامعة المنستير-تونس
- عضو لجنة التكوين البيداغوجي للمحاضرين في الفيزياء بجامعة المنستير
- عضو اللجنة العلمية للدكتوراه والتأهيل الجامعي بقسم الفيزياء بكلية العلوم بالمنستير
- عضو اللجنة العلمية للماجستير بقسم الفيزياء بكلية العلوم بالمنستير
- عضو ومشرف على فريق بحث بمخبر الالكترونيات والميكروالكترونيك بكلية العلوم بالمنستير
- مقرر وعضو في لجنة تحكيم 9 رسائل دكتوراه و10 رسائل ماجستير بكلية العلوم بالمنستير بتونس ورسالة دكتوراه بكلية علوم الحاسب بجامعة الملك سعود
- عضو بلجنة تنسيق برنامج الفيزياء المقدم لاعتماد البرامج للجودة
- عضوية لجان تحكيم علمية للعديد من المجالات العالمية (تحكيم مقالات).

أنشطة التدريس

الجامعية

#	المقرر	رقم المقرر	مجال المساهمة
1	فيزياء عامة 1 – خطة الفيزياء	802143	محاضرات نظري (تدريس) – اعداد خطة وملف المادة
2	فيزياء عامة 2– خطة الفيزياء	800161	مشرف معمل - محاضرات نظري (تدريس) – اعداد خطة وملف المادة
3	فيزياء عامة 3– خطة الفيزياء	800163	مشرف معمل - محاضرات نظري (تدريس) – اعداد خطة وملف المادة
4	كهرومغناطيسية– خطة الفيزياء	802244	محاضرات نظري (تدريس) – اعداد خطة وملف المادة
5	ميكانيكا كلاسيكية – خطة الفيزياء	925745	محاضرات نظري (تدريس) – اعداد خطة وملف المادة
6	الالكترونيات – خطة الفيزياء	802247	مشرف معمل - محاضرات نظري (تدريس) – اعداد خطة وملف المادة
7	فيزياء احصائية – خطة الفيزياء	802249	محاضرات نظري (تدريس) – اعداد خطة وملف المادة
8	كهرومغناطيسية – خطة الفيزياء والطاقة	PHRE 306	محاضرات نظري (تدريس) – اعداد خطة وملف المادة
9	الالكترونيات الحاسب - خطة الفيزياء والطاقة	CS 222	مشرف معمل - محاضرات نظري (تدريس) – اعداد خطة وملف المادة
10	فيزياء 3 – خطة الفيزياء والطاقة	PHRE 303	مشرف معمل - محاضرات نظري (تدريس) – اعداد خطة وملف المادة

وصف مختصر لمقررات المرحلة الجامعية التي تم تدريسها (عنوان المقرر- رقم المقرر: شرح المقرر)



1	فيزياء عامة 1 – 802143 - يغطي المقرر اساسيات الفيزياء والقياس بتحديد الوحدات والكميات القياسية والمتجهية وخصائصها وقوانين الحركة بما في ذلك قوانين نيوتن.
2	فيزياء عامة 2 – 800161 - يصف المقرر الظواهر الأساسية لعلم الكهربية والمغناطيسية والطرق المستخدمة في إنتاج المجالات الكهربية و المغناطيسية.
3	فيزياء عامة 3 – 800163/PHRE 303 - يهتم المقرر بدراسة الحركات الاهتزازية التوافقية البسيطة والمخمدة والقسرية وكذلك الحركة الموجية التي تشمل الموجات المتنقلة والموقوفة في الاوتار والاعمدة الهوائية. ويهتم المقرر أيضا بدراسة خصائص الأمواج الصوتية وظاهرة دوبلر وكذلك التراكب الموجي.
4	كهرومغناطيسية – 802244/PHRE 306 - يهتم المقرر بدراسة المجال الكهربى والمجال المغناطيسى من زاوية تفاضلية وتكاملية في كل من الفراغ والمادة بالارتكاز على التوزيع المستمر للشحنات الكهربية. الطرق المتوخات مبنية على دراسة وتحليل معادلات ماكسويل التي تربط بين هاتين المجالين كثنائي مكمل كل منهما للاخر وتطبيقاتها على الموجات الكهرومغناطيسية.
5	ميكانيكا كلاسيكية – 925745 - يغطي المقرر اهم أسس الميكانيكا الكلاسيكية وتطبيقاتها على حركة الأجسام من خلال تطبيق قوانين نيوتن من ناحية وتطبيق قانون الشغل و قوانين المحافظة على الطاقة من ناحية أخرى . كما يتناول دراسة تأثير حركة المحاور على الأجسام من خلال القوى الزائفة بالإضافة إلى دراسة القوى المركزية و تطبيقاتها على حركة الأجرام السماوية.
6	الالكترونيات – 802247 - يهتم المقرر بدراسة عناصر الالكترونيات التناظرية الاساسية كالدايودات والترانزيستورات ثنائية القطبية ومكبر العمليات وتطبيقاتهم الاساسية (التكبير - التنظيم - الخ) انطلاقا من خصائص أشباه الموصلات النقية والمشوبة.
7	الالكترونيات الحاسب – CS 222 - يهتم المقرر بدراسة الدوائر الكهربية المستمرة والمتردة وقوانينها وكذلك العناصر الالكترونيات التناظرية الاساسية كالدايودات والترانزيستورات ثنائية القطبية ومكبر العمليات وتطبيقاتهم الاساسية (التكبير - التنظيم - الخ) انطلاقا من خصائص أشباه الموصلات النقية والمشوبة.

الدراسات العليا

#	المقرر	رقم المقرر	مجال المساهمة
1	معالجة الإشارة - تم تدريسه بجامعة المنستير بتونس	-	محاضرات نظري وعمل
2	الميكروالكترونيات - تم تدريسه بجامعة المنستير بتونس	-	محاضرات نظري وعمل
3	الالكترونيات الرقمية التكاملية - تم تدريسه بجامعة المنستير بتونس	-	محاضرات نظري وعمل
4	الاتمة - تم تدريسه بجامعة المنستير بتونس	-	محاضرات نظري وعمل

وصف مختصر لمقررات المرحلة الجامعية التي تم تدريسها (عنوان المقرر- رقم المقرر: شرح المقرر)

1	معالجة الإشارة – يهتم المقرر بتغطية طرق والخوارزمات الخاصة بمعالجة الاشارات الرقمية والتماتلية ودراسة خصائصها.
2	الميكروالكترونيات – يهتم المقرر بتغطية الالكترونيات الدقيقة وخصائصها بناء على دوائر الترانزيستورات CMOS.
3	الالكترونيات الرقمية التكاملية – يهتم المقرر بدراسة الدوائر الرقمية التكاملية المتقدمة وتطبيقاتها في الانظمة الحاسوبية.
4	الاتمة – يهتم المقرر بتدريس انظمة الاتمة وخصائصها وتطبيقاتها في المنظومات الصناعية.



الإشراف على رسائل الماجستير والدكتوراة

#	الشهادة العلمية	العنوان	الجهة	التاريخ
1	دكتوراه	Communication synthesis of heterogeneous Network on Chip	جامعة - المنستير تونس	تمت مناقشتها سنة 2017
2	دكتوراه	Development of a design and verification methodology for 3D reconfigurable NoC	جامعة - المنستير تونس	تمت مناقشتها سنة 2017
3	دكتوراه	Development of an adaptive motion estimation approach : Implementation of the H264 Coder on a SoC	جامعة - المنستير تونس	تمت مناقشتها سنة 2013
4	دكتوراه	Synthesis of communication wrappers for NoC	جامعة - المنستير تونس	تمت مناقشتها سنة 2013
5	دكتوراه	Co-Design of the H264 application for integration on a GALS SoC	جامعة - المنستير تونس	تمت مناقشتها سنة 2012
6	دكتوراه	Design of a configurable entropies encoder CABAC/CAVLC	جامعة - المنستير تونس	تمت مناقشتها سنة 2018
7	دكتوراه	Development of embedded architectures and techniques for Endoscopy with low power dissipation	جامعة - المنستير تونس	تمت مناقشتها سنة 2018
8	ماجستير	Hardware synthesis of a H264AVC CAVLC (Contexte Adaptive Variable Length Coding)	جامعة - المنستير تونس	تمت مناقشتها سنة 2012
9	ماجستير	A reduced power oriented design of a CABAC (Context Adaptive Based Entropies Coding)	جامعة - المنستير تونس	تمت مناقشتها سنة 2012
10	ماجستير	Design and formal verification of a Globally Asynchronous Locally Synchronous (GALS)	جامعة - المنستير تونس	تمت مناقشتها سنة 2012
11	ماجستير	Modelisation and performance study of a GALS NoC at system level	جامعة - المنستير تونس	تمت مناقشتها سنة 2012
12	ماجستير	Modelisation of a gradient search algorithm for ASIC implementaion	جامعة - المنستير تونس	تمت مناقشتها سنة 2009
13	ماجستير	Design of a GALS Motion Estimator for H.264	جامعة - المنستير تونس	تمت مناقشتها سنة 2008
14	ماجستير	Modelisation of communication interfaces for System on Chip (SoC)	جامعة - المنستير تونس	تمت مناقشتها سنة 2007
15	ماجستير	Modelisation of a configurable motion estimateur for H264 Codec	جامعة - المنستير تونس	تمت مناقشتها سنة 2007
16	ماجستير	Modelisation and VHDL simulation of a generic router in order to design new NoC architectures	جامعة - المنستير تونس	تمت مناقشتها سنة 2006
17	ماجستير	Synthesis of asynchronous controller for system on chip (SoC)	جامعة - المنستير تونس	تمت مناقشتها سنة 2005



18	ماجستير	Study and system on chip (SoC) design of adaptation between busses with incompatibles: Case study	جامعة - المنستير تونس	تمت مناقشتها سنة 2004
----	---------	---	--------------------------	--------------------------

الإشراف على الأبحاث الجارية

#	الشهادة العلمية	العنوان	الجهة	التاريخ
1	دكتوراه	Design and modeling of a platform for dynamically and parallels reconfigurable architectures: application to video watermarking.	جامعة - المنستير تونس	مبرمج تقديمها أخر سنة 2022

المهام الإدارية واللجان وخدمة المجتمع (بداء من الأحدث)

عضوية اللجان

#	من	إلى	المنصب	الجهة
1	2018	2018	عضو لجنة تحكيم 12 مشروع بحث أنجزت بمدارس ابتدائية بالمملكة	كلية التربية بالجبيل
2	2017	مفتوحة	رئيس لجنة البحث العلمي	قسم الفيزياء - كلية التربية بالجبيل
3	2016	مفتوحة	عضوية اللجنة العلمية	قسم الفيزياء - كلية التربية / كلية العلوم والدراسات الانسانية بالجبيل
4	2016	مفتوحة	عضوية لجنة الاجهزة	قسم الفيزياء - كلية التربية بالجبيل
5	2015	2017	عضو المجلس العلمي الاستشاري داخلي	كلية التربية بالجبيل - جامعة الامام عبدالرحمن
6	2005	مفتوحة	عضو الجمعية التونسية للفيزياء	جامعة المنستير - تونس
7	2013	2014	عضو لجنة تحكيم 16 مشروع بحث وإبتكار	المؤتمر العلمي الرابع والخامس بمكة وبالرياض
8	2011	2011	رئيس لجنة انتداب المحاضرين في الالكترونيات والاتصالات	جامعة المنستير-تونس
9	2019	مفتوحة	عضو باللجنة العلمية لتطوير البرامج	كلية العلوم والدراسات الانسانية بالجبيل
10	2019	مفتوحة	عضو باللجنة الإستشارية بالكلية	كلية العلوم والدراسات الانسانية بالجبيل

الاستشارات العلمية

#	من	إلى	الجهة	وقت كامل - وقت جزئي
-	-	-	-	-

العمل التطوعي

#	من	إلى	نوع التطوع	الجهة
1	2015	2016	تقديم ورشة وتقديم محاضرة في اطار خدمة المجتمع بخصوص	المدرسة الثانوية بالدفي ومدرسة أم القرى بالجبيل الصناعية



	أجهزة الإستشعار استعدادا للمؤتمر العلمي الخامس والسادس بالمملكة			
جامعة المنستير بتونس	تقديم محاضرات في اطار التكوين البيداغوجي للمحاضرين في الفيزياء	2011	2009	2
المشروع الإجتماعي على ناصية حلم - المملكة العربية السعودية - 2020	الإشراف على مشروع علمي	2019	2019	3
قسم الفيزياء - كلية العلوم والدراسات الانسانية بالجبيل	المشاركة في ملتقى الالعب الالكترونية ومخاطرها/ مخاطر الاشعاعات الكهرومغناطيسية	2018	2018	4
قسم الفيزياء - كلية العلوم والدراسات الانسانية بالجبيل	المشاركة في فعالية اثناء موهبة	2019	2019	5

الكفاءات والمهارات الشخصية (الحاسب, تقنية المعلومات, التقنية .. الخ)

إستعمال البرمجيات العائلية والاعلامية... (Microsoft) Word, Excel, Powerpoint,	1
إستعمال برمجيات التصميم بالحاسوب (ModelSim , ISE-, Orcad, Protel, ISIS, Pspice (CAO) Xilinx ,Synopsys ,Cadence	2
إستعمال برمجيات C, C++, VHDL, SystemC, Matlab, Pascal	3

آخر تحديث

16./...06.../2022

ذ. عبد الكريم الزيتوني